

## TQC+ 電子電路與數位邏輯設計認證指南 勘誤表

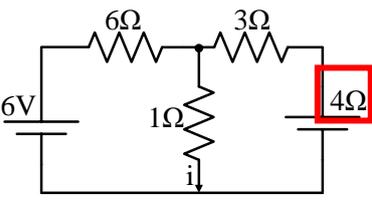
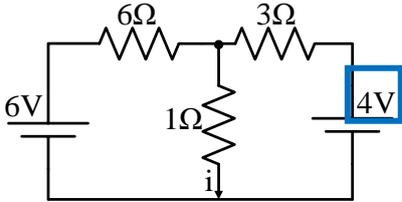
最後更新日期：2023/3/2

### 勘誤表閱讀前準備事項：

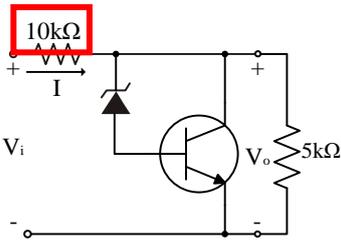
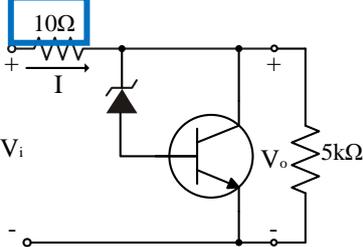
- 1.請先確認本產品是否有提供系統更新檔下載並且已下載完畢進行手動更新。
- 2.或是直接開啟練習系統或模擬測驗系統執行「查詢系統最新版本」以完成線上自動更新。
- 3.本勘誤內容必須搭配下載系統更新檔手動更新或進行系統更新後，才會使系統內容與勘誤一致。

### 壹、題庫內容勘誤

#### 一、學科題庫勘誤

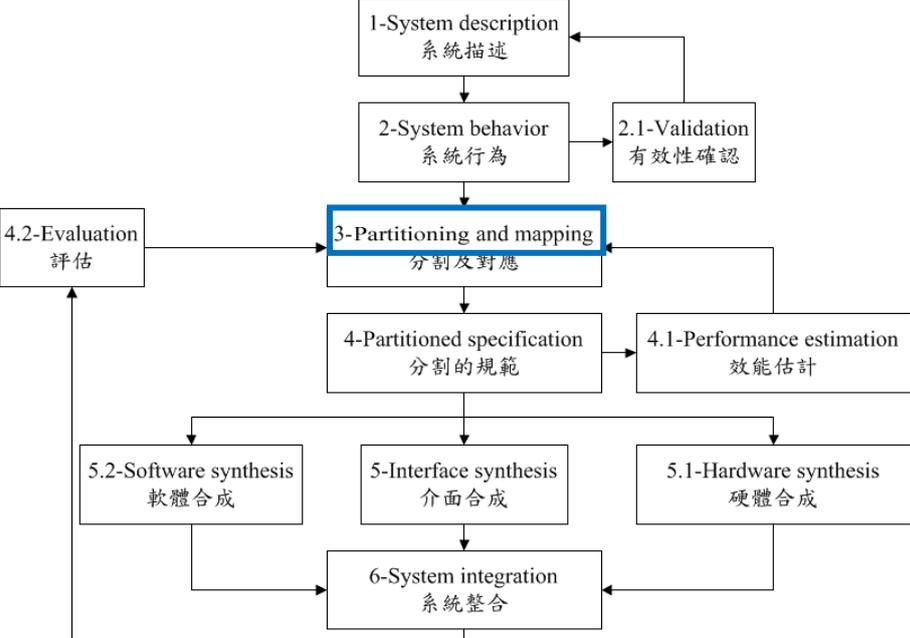
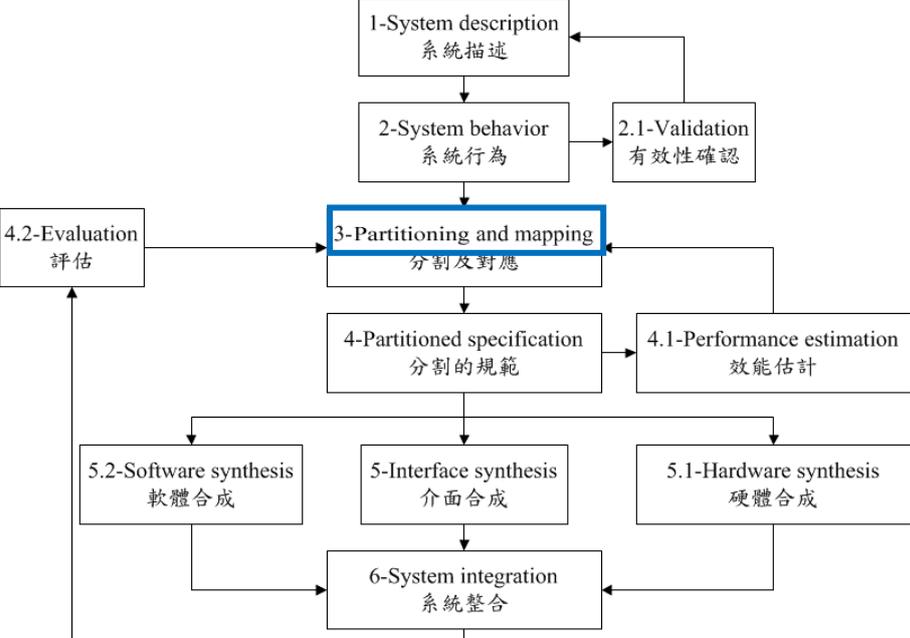
題號	勘誤前	勘誤後	更新日期
1-03	如附圖所示，通過迴路的電流值為應為下列哪一項？	如附圖所示，通過迴路的電流值應為下列哪一項？	2018/03/02
1-30			2013/08/29
1-36	某交流正弦波電源頻率為 60Hz，且其正半週平均電壓為 110V，則其瞬時交流電壓方程式應為下列哪一項？	某交流正弦波電源頻率為 60Hz，且其正半週有效值電壓為 110V，則其瞬時交流電壓方程式應為下列哪一項？	2023/03/02
1-51	答案：B	答案：D	2013/08/29
1-58	(C)兩條並聯再與第三條串連時電阻為 9Ω (D)兩條串聯再與第三條並連時電阻為 3Ω	(C)兩條並聯再與第三條串聯時電阻為 9Ω (D)兩條串聯再與第三條並聯時電阻為 3Ω	2018/03/02
1-59	答案：B	答案：D	2013/08/29
1-61	答案：A	答案：C	2023/03/02
1-67		此題停考。	2023/03/02
1-71		此題停考。	2023/03/02
1-73		此題停考。	2023/03/02
2-01	(D) $C_E$ 被移走， $A_v$ 會變大	(D) $C_E$ 被移走， $A_v$ 會變小	2013/08/29

題號	勘誤前	勘誤後	更新日期
2-09			2013/08/29
2-16	<p>(A)0.97A (B)1.27A (C)1.67A (D)2.27A</p>	<p>(A)9.7 mA (B)1.27mA (C)6.7mA (D)2.7mA</p>	2013/08/29
2-20	關於一個 p 通道 FET， $V_{SD}=0V$ ，當 $V_{SG}=0V$ 時， $r_{DS}=100\Omega$ ； $V_{SG}=-1V$ 時， $r_{DS}=400\Omega$ ，則 $V_p$ 應為下列哪一項？	關於一個 n 通道 FET， $V_{SD}=0V$ ，當 $V_{SG}=0V$ 時， $r_{DS}=100\Omega$ ； $V_{SG}=-1V$ 時， $r_{DS}=400\Omega$ ，則 $ V_p $ 應為下列哪一項？	2013/08/29
2-32	如附圖所示，為一個三級串接的放大器，若輸入電壓 $V=2\mu A$ ，請問輸出電壓 $V_o$ 應為下列哪一項？ (A)-40 $\mu A$ (B)-20 $\mu A$ (C)20 $\mu A$ (D)40 $\mu A$	如附圖所示，為一個三級串接的放大器，若輸入電壓 $V=2A$ ，請問輸出電壓 $V_o$ 應為下列哪一項？ (A)-40A (B)-20A (C)20A (D)40A	2023/03/02
2-35	答案：B	答案：C	2013/08/29
2-36	關於一個 B 類功率放大器，若 $V_{CC}=15V$ ， $R_L=4\Omega$ ，則輸出的最大功率應為下列哪一項？	關於一個 B 類功率放大器，若 $V_{CC}=15V$ ， $R_L=4\Omega$ ，則輸出的最大功率最接近下列哪一項？	2018/03/02
2-40	某一個差動電路的 $CMRR=127dB$ 、 $A_d=40$ ，則 $A_{cm}$ 的值為應為下列哪一項？	某一個差動電路的 $CMRR=127dB$ 、 $A_d=40$ ，則 $A_{cm}$ 的值應為下列哪一項？	2018/03/02
2-41		此題停考。	2023/03/02
2-42	練習系統資料有誤	請下載系統更新檔進行更新	2017/08/04
2-43	練習系統資料有誤	請下載系統更新檔進行更新	2017/08/04
2-47	(D)電導降低，電阻增加	(D)電導降低，電阻不變	2018/03/02
2-57	某一 JFET 的 $V_p=-22V$ ， $I_{DSS}=8mA$ ，當 $I_D=1mA$ 時， $V_{GS}$ 值應為下列哪一項？ (A)0.225V	某一 JFET 的 $V_p=2V$ ， $I_{DSS}=8mA$ ，當 $I_D=1mA$ 時， $V_{GS}$ 值應最接近下列哪一項？ (A)1.2V	2013/08/29

題號	勘誤前	勘誤後	更新日期
2-63	(C)韋恩電橋振盪器(Wein-Bridge Oscillator)	(C)韋恩電橋振盪器(Wien-Bridge Oscillator)	2018/03/02
2-65			2013/08/29
2-70	(C)需要二個電組，一個電容 (D)需要二個電感，一個電組	(C)需要二個電阻，一個電容 (D)需要二個電感，一個電阻	2018/03/02
2-73	(B)16.8μA	(B)14.3μA	2013/08/29
2-74	(C)4.96V (D)5.4V	(C)5.7V (D)6.5V	2013/08/29
2-77	關於韋恩電橋振盪器(Wein-Bridge Oscillator)的特性說明，下列敘述哪一項正確？	關於韋恩電橋振盪器(Wien-Bridge Oscillator)的特性說明，下列敘述哪一項正確？	2018/03/02
2-79	(C)韋恩電橋振盪器(Wein-Bridge Oscillator)	(C)韋恩電橋振盪器(Wien-Bridge Oscillator)	2018/03/02
3-12	根據布林代數定理， $x \cdot (x + \bar{y})$ 可以化簡為下列哪一項？	根據布林代數定理， $x \cdot (\bar{x} + y)$ 可以化簡為下列哪一項？	2013/08/29
3-15	如附圖所示，當 $E_n=1$ 、 $W_1=1$ 、 $W_0=0$ 時， $y_3$ 、 $y_2$ 、 $y_1$ 、 $y_0$ 輸出為何？	如附圖所示，當 $E_n=1$ 、 $W_1=1$ 、 $W_0=0$ 時，下列哪一項為 $y_3$ 、 $y_2$ 、 $y_1$ 、 $y_0$ 的輸出值？	2018/03/02
3-20	(C) $x \cdot \bar{x} = 1$	(C) $x + \bar{x} = 1$	2013/08/29
3-36	(A) $A \oplus C$ (B) $A \odot C$	(A) $A \oplus B$ (B) $A \odot B$	2013/08/29
3-51	若用正反器來製作一個可計數 60 個狀態的計數器，至少需要下列多少個？	若用正反器來製作一個可計數 60 個狀態的計數器，所需要的正反器個數，應為下列哪一項？	2018/03/02
3-53	練習系統資料有誤	請下載系統更新檔進行更新	2018/03/02
3-54	練習系統資料有誤	請下載系統更新檔進行更新	2017/08/04
3-62	將 1 的補數(1'S Complement)1010 與 1101 兩數相加，正確答案應為下列哪一項？	將 1 的補數(1'S Complement)1010 與 1101 兩數相加，正確答案應為下列哪一項？	2018/03/02

題號	勘誤前	勘誤後	更新日期
3-80			2013/08/29
4-09	(D)調整 V/div 旋鈕	(D)調整 T/div 旋鈕	2017/11/16
4-42			2018/03/02
4-46	(C)調整位垂直位置	(C)調整垂直位置	2018/03/02
4-48	(B)下降緣處發	(B)下降緣觸發	2018/03/02
4-49	(B)下降緣處發	(B)下降緣觸發	2018/03/02
4-75	(A)6mm (B)8mm (C)10mm (D)12mm	(A)0.6mm (B)0.8mm (C)1.0mm (D)1.2mm	2013/08/29
5-07	答案：A	答案：D	2013/08/29
5-23	為防止遭受同一個 NMI 重複請求中斷，此種中斷信號應為下列哪一項邊緣觸發？	為防止遭受同一個 NMI 重複請求中斷，此種中斷信號應為下列哪一項觸發？	2023/03/02
5-29	X2: DJNZR0 · RR	X2: DJNZ R0 · RR	2013/08/29
5-38	練習系統資料有誤	請下載系統更新檔進行更新	2018/03/02
5-44	(D)(INT0)' > TF0 > (INT1)' > TF1 > UART	(D)(INT0)' > TF0 > (INT1)' > UART > TF1	2016/11/18
5-48	8051 特殊功能暫存器(SFR)重設後之預設值為下列哪一項？	8051 內部的特殊功能暫存器(Special Function Register, SFR)重置後，堆疊指標(Stack Pointer, SP)暫存器之預設值為下列哪一項？	2013/08/29

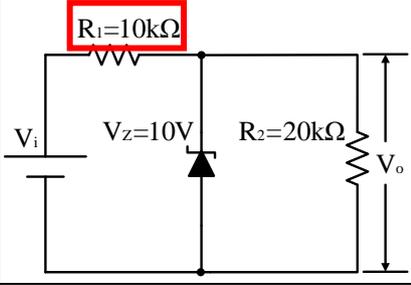
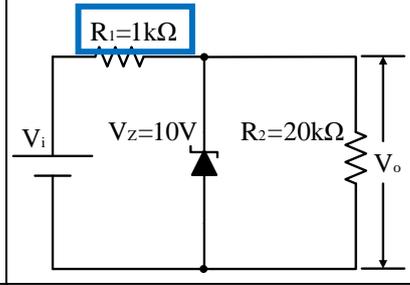
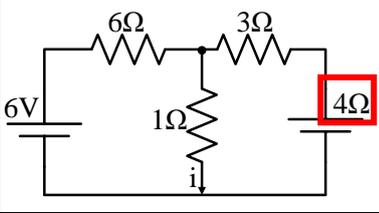
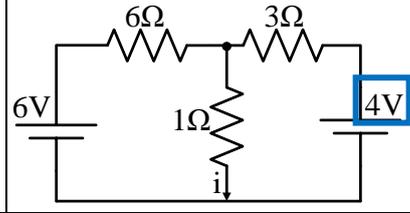
題號	勘誤前	勘誤後	更新日期
5-56	有一 D/A 轉換器，其百分解析度為 0.0976%，其位元的輸入數，應設計為下列哪一項	有一 D/A 轉換器，其百分解析度為 0.0976%，其位元的輸入數，應設計為下列哪一項？	2018/03/02
5-66	在計算機在多元程式處理中，若一個程式在等待某一個特定而不可能發生的條件，稱為下列哪一項？	計算機在多元程式處理中，若一個程式在等待某一個特定而不可能發生的條件，稱為下列哪一項？	2018/03/02
5-68	(A)每秒 9600 的個位元	(A)每秒 9600 個位元	2018/03/02
5-72	答案：A	答案：D	2013/08/29
5-73	依單晶片 89C51/52 組語程式所示，執行後，累積器 A 的值為下列哪一項？	依單晶片 89C51/52 組合語言程式所示，執行後，累積器 A 的值為下列哪一項？	2018/03/02
5-76	依單晶片 89C51/52 組語程式所示，執行後各暫存器的值應為下列哪一項？	依單晶片 89C51/52 組合語言程式所示，執行後各暫存器的值應為下列哪一項？	2018/03/02
	AD1: ADDA · #1 X1: DJNZR0 · AD1	AD1: ADD A · #1 X1: DJNZ R0 · AD1	2013/08/29
6-01	練習系統資料有誤	請下載系統更新檔進行更新	2014/05/27
6-04	關於無廠半導體公司(Fsabless Semiconductor Company)，下列敘述哪一項錯誤？	關於無廠半導體公司(Fabless Semiconductor Company)，下列敘述哪一項錯誤？	2018/03/02
6-14			2018/03/02

題號	勘誤前	勘誤後	更新日期
	(B)2-System behavior(系統行為)到 3-Partitioning and mapping(分割及對應) (C)3-Partitioning and mapping(分割及對應)到 4-Partitioned and specification(分割的規範)	(B)2-System behavior(系統行為)到 3-Partitioning and mapping(分割及對應) (C)3-Partitioning and mapping(分割及對應)到 4-Partitioned and specification(分割的規範)	
6-18			2018/03/02
6-34	(C)由於它是並聯傳遞的訊號，所以一定比串連傳遞的匯流排(例如 PCI-E、USB 等)傳遞速度要快	(C)由於它是並聯傳遞的訊號，所以一定比串聯傳遞的匯流排(例如 PCI-E、USB 等)傳遞速度要快	2018/03/02
6-39	如附圖所示，為軟硬體共同設計的概略流程，在 4-Partitioned specification(分割的規範)確認後需執行 4.1-Performance estimation(效能估計)，請問下列的敘述哪一個不合理？	如附圖所示，為軟硬體共同設計的概略流程，在 4-Partitioned specification(分割的規範)確認後需執行 4.1-Performance estimation(效能估計)，請問下列的敘述哪一個不合理？	2018/03/02

題號	勘誤前	勘誤後	更新日期
	<pre> graph TD     1[1-System description 系統描述] --&gt; 2[2-System behavior 系統行為]     2 --&gt; 2.1[2.1-Validation 有效性確認]     2.1 --&gt; 1     2 --&gt; 3[3-Partitioning and mapping 分割及對應]     3 --&gt; 4[4-Partitioned specification 分割的規範]     4 --&gt; 4.1[4.1-Performance estimation 效能估計]     4.1 --&gt; 3     4 --&gt; 5.2[5.2-Software synthesis 軟體合成]     4 --&gt; 5[5-Interface synthesis 介面合成]     4 --&gt; 5.1[5.1-Hardware synthesis 硬體合成]     5.2 --&gt; 6[6-System integration 系統整合]     5 --&gt; 6     5.1 --&gt; 6     6 --&gt; 4.2[4.2-Evaluation 評估]     4.2 --&gt; 3     </pre>		
6-40		此題停考。	2023/03/02
6-47	<p>如附圖所示，為軟硬體共同設計的概略流程，在 3-Partitioning and mapping(分割及對應)方塊中，下列哪一項不是考量的要點？</p>	<p>如附圖所示，為軟硬體共同設計的概略流程，在 3-Partitioning and mapping(分割及對應)方塊中，下列哪一項不是考量的要點？</p>	2018/03/02
6-72	(A)翻譯器(Compiler) (C)編譯器(Editor)	(A)編譯器(Compiler) (C)編輯器(Editor)	2018/03/02
6-74		此題停考。	2023/03/02
6-78	練習系統資料有誤	請下載系統更新檔進行更新	2014/05/27

貳、模擬試題勘誤

一、模擬試卷學科題目勘誤

試卷編號	題號	勘誤前	勘誤後	更新日期
CGK-0001	03	如附圖所示，通過迴路的電流值為應為下列哪一項？	如附圖所示，通過迴路的電流值應為下列哪一項？	2018/03/02
	11	(D) $C_E$ 被移走， $A_v$ 會變大	(D) $C_E$ 被移走， $A_v$ 會變小	2013/08/29
	19			2013/08/29
	39	(D)調整 $V/div$ 旋鈕	(D)調整 $T/div$ 旋鈕	2017/11/16
CGK-0002	16	(A)0.97A (B)1.27A (C)1.67A (D)2.27A	(A)9.7 mA (B)1.27mA (C)6.7mA (D)2.7mA	2013/08/29
	20	關於一個 p 通道 FET， $V_{SD}=0V$ ，當 $V_{SG}=0V$ 時， $r_{DS}=100\Omega$ ； $V_{SG}=-1V$ 時， $r_{DS}=400\Omega$ ，則 $V_p$ 應為下列哪一項？	關於一個 n 通道 FET， $V_{SD}=0V$ ，當 $V_{SG}=0V$ 時， $r_{DS}=100\Omega$ ； $V_{SG}=-1V$ 時， $r_{DS}=400\Omega$ ，則 $ V_p $ 應為下列哪一項？	2013/08/29
	22	根據布林代數定理， $x \cdot (x + \bar{y})$ 可以化簡為下列哪一項？	根據布林代數定理， $x \cdot (\bar{x} + y)$ 可以化簡為下列哪一項？	2013/08/29
	25	如附圖所示，當 $E_n=1$ 、 $W_1=1$ 、 $W_0=0$ 時， $y_3$ 、 $y_2$ 、 $y_1$ 、 $y_0$ 輸出為何？	如附圖所示，當 $E_n=1$ 、 $W_1=1$ 、 $W_0=0$ 時，下列哪一項為 $y_3$ 、 $y_2$ 、 $y_1$ 、 $y_0$ 的輸出值？	2018/03/02
30	(C) $x \cdot \bar{x} = 1$	(C) $x + \bar{x} = 1$	2013/08/29	
CGK-0003	10			2013/08/29
	43	為防止遭受同一個 NMI 重複請求中斷，此種中斷信號應為下列哪一項邊緣觸發？	為防止遭受同一個 NMI 重複請求中斷，此種中斷信號應為下列哪一項觸發？	2023/03/02
	49	X2: DJNZR0 · RR	X2: DJNZ R0 · RR	2013/08/29

## 二、模擬試卷答案勘誤

試卷編號	題號	勘誤前	勘誤後	更新日期
CGK-0001	47	答案：A	答案：D	2013/08/29

## 參、其他內容勘誤

頁次	行	勘誤前	勘誤後	更新日期
		ExamClient單機版模擬測驗注意事項內容有誤 請下載模擬測驗更新檔更新系統		2015/03/19

### ◆其他疑問解答◆

**Q：請問如何安裝勘誤的系統更新檔？**

A：勘誤的各系統更新檔均為 EXE 格式的自解檔，請先安裝 WinZip 或 WinRAR 等解壓縮軟體後直接安裝更新檔即可。

**Q：如果發現書本上的答案與光碟練習題的答案不同，應以何者為準？**

A：類似情形，均應以書本上的答案（勘誤後）為準。

**Q：如果發現未列在勘誤表中的問題該如何反應？**

A：若對題目或答案有疑義，可將作好的原始檔案以 E-mail 附檔方式寄至本會客服信箱 [master@mail.csf.org.tw](mailto:master@mail.csf.org.tw)。並請在內容註明電腦所使用的作業系統及應用軟體版本，以方便本會人員處理您的問題。

※若有其他產品或認證之問題，可至以下網頁取得相關資訊：

[產品 FAQ 資料庫](#)

[TQC 認證出版品網頁](#)

[TQC+認證出版品網頁](#)

[認證線上報名系統](#)